APDCAM 1G Windows API Todo

* APDLib doksit aktualizálni a v1.3 API-hoz
* ADPCAM\_SWTriggert kiszedni
* SetRingbuffert és Getringbuffert, SelfTestet implementálni
* Open függvénybe force open ami annyit csinál, hogy olvas egy regisztert. Ha működik a regiszter olvasás akkor működik a hálózati kártya. A normál open adjon hibát ha nem találja az ADC vagy a Control kártyát(a board number regiszter felső 3 bitjének első bitje az ADC-nél a control kártyánál pedig a felső 3 bit 2. bitje 1.)
* ReadPDI magas szintű hibakezelése(mindig ok-al tér vissza, akkor is ha nincs GEC kártya így nincs kommunikáció)
* WritePDI magas szintű hibakezelése
* A Find és Open függvénybe csekkolni, hogy az adott IP cím az egy valid ipv4 cím és adjon hibát ha nem jó a cím az Openben
* SetTiming hibakezelés, külső óra beállítás
* Sampling sampleDiv negatívba nem mehet, sampleSrc nincs implementálva implementálni kell
* Allocate írjon hibát ha a primary buffer size nem akkora és kezelje le a lock pages hibadobást
* A Triggerbe dedrótozni a hardware triggernél is a delay, a másik függvényt megszüntetni.
* SWTrigger függvény nem kell
* Filter-nél ha minden paraméter nulla akkor kapcsolja ki a filtert. (1 bitet kell piszkálni valahol ADC kártya control regiszterében.)
* Open-nél a kalibrációs táblázatot ellenőrizni kéne. ez hol van?
* HVMonitort kiszedni
* APDTest feltúrbózása az össze API fügvénnyel
* Trigger függvényben a trigger delay állítást a függvényt végére tenni?
* ADT\_SYSTEM\_STATUS struktúrát átalakítani a nagyfeszek miatt
* az APDCAM\_GetInfo függvényben lecserélni a HVMonitor függvényt a GetHV-ra.
* A GetInfo függvényt kiegészíteni.(Peltier out? Firmware?)
* Filterbe paraméter check
* SetTiming ellenőrizni, hogy lockolt-e a külső óra PLL, ha nem akkor hibaüzenet.
* Sampling-ben a sampleSrc, bit törlést megcsinálni
* Allocate-ben valahogy lecsekkolni, hogy be van-e állítva a Lock Pages in memory és ha nincs dobjon hibaüzenetet
* Trigger delayt base clock-ban kell számolni, a leírásba is bele kell tenni a képletet hozzá, csak a leírást kell módosítani a belső órajel az 20MHz.
* Filterben a bit nullázást máshogy kell
* Caliblight boundary check
* SetFilterParam? Implementálva nincs de a leírásba benne van
* CalculateFilterParams implementálása
* Triggerbe beletenni a pre trigger sample countot.
* SelfTest(error kódok az ADC és Control kártyából, factoryból a max HV-ket, hőmérséklet vizsgálat ha 80 foknál nagyobb akkor error, ha 55foknál nagyobb akkor warning, ADC lock bit, utána mérés 1Mhz-en 14biten 1es ADC pattern, 1000000 mintával ha passzol a teszt pattern és meg is jött annyi adat amennyi kell akkor ok, itt az összes ADC channel aktívan kell menjen)